|  |  |  |
| --- | --- | --- |
| **Адрес** | **Команда** | **Примечание** |
| 000 | RD #40 | Загрузка начального адреса массива 040 |
| 001 | WR 30 | в ячейку 030 |
| 002 | RD #10 | Загрузка параметра цикла *k* = 10 в ячейку 031 |
| 003 | WR 31 |  |
| 004 | RD #0 | Загрузка начального значения суммы *S* = 0 |
| 005 | WR 32 | в ячейку 032 |
| 006 | M1: RD 32 | Добавление |
| 007 | ADD @30 | к текущей сумме |
| 008 | WR 32 | очередного элемента массива |
| 009 | RD30 | Модификация текущего |
| 010 | ADD #1 | адреса массива |
| 011 | WR 30 | (переход к следующему адресу) |
| 012 | RD 31 | Уменьшение счетчика |
| 013 | SUB #1 | (параметра цикла) |
| 014 | WR 31 | на 1 |
| 015 | JNZ M1 | Проверка параметра цикла и переход при *k* ≠ 0 |
| 016 | RD 32 | Вывод |
| 017 | OUT | результата |
| 018 | HLT | Стоп |

Разность сумм четных и нечетных элементов массивов

RD #40 ;начало буффера

WR 35 ;адрес числа

RD #10 ;элементов массива

WR 36

RD #0

WR 37 ;результат операций

WR 50

M1: RD @35

WR 38

DIV #2

MUL #2

WR 39

RD 38

SUB 39

JZ CH ;переход для чётных

RD @35

ADD 50

WR 50 ;запись результата

JMP 22

CH: RD @35

ADD 51

WR 51 ;запись результата

RD 35 ;счётчик

ADD #1

WR 35

RD 36

SUB #1

WR 36

JNZ M1 ;цикл

RD 50

SUB 51

OUT

HLT